

## Ulazno-izlazni interfejs za serijski prenos podataka

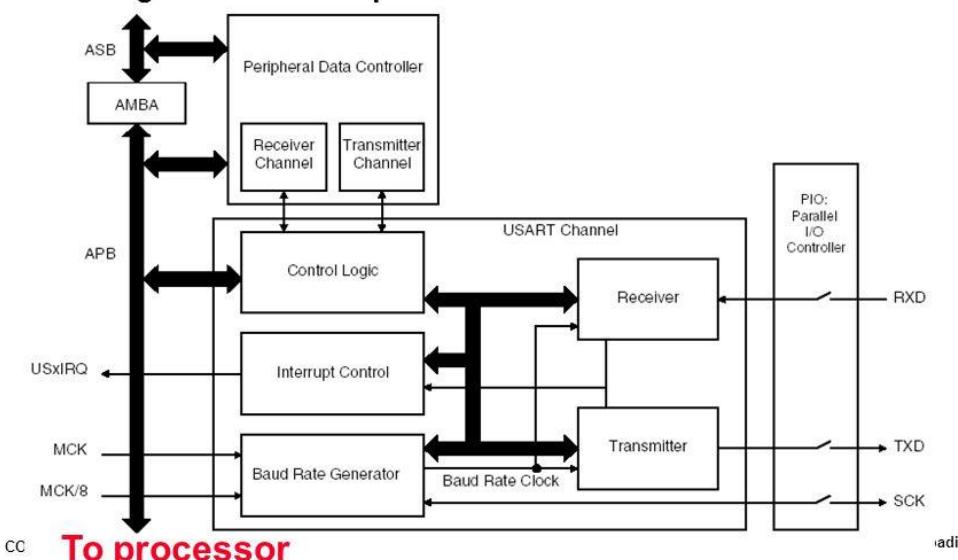
Interfejs za serijski prenos izvršava sledeće **zadatke**:

- prihvata podatke iz računara u paralelnom formatu i pretvara ih u serijski tok prema uređaju
- prihvata podatke iz perifernog uređaja u serijskom obliku, pretvara ih u paralelne i šalje računaru
- omogućava protok upravljačkih signala
- omogućava informacije o stanju prenosa
- omogućava podešavanje sistema komunikacije i načina prenosa

Na osnovu realizacije prenosa može biti sinhroni ili asinhroni.

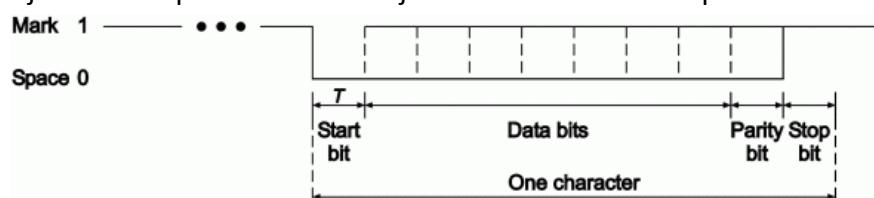
## Serial Data Channels on AT91 on DSLMU Board

- Two Universal Synchronous Asynchronous Receiver Transmitter (USART)
  - Programmable Baud rate
  - Can generate interrupts

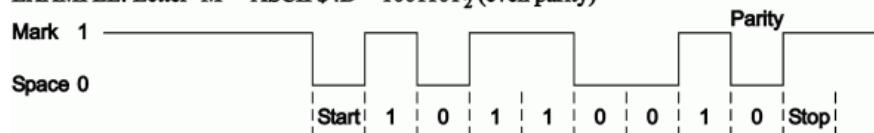


Asinhroni serijski interfejs se koristi kada se znaci koji se prenos pojavljuju u nedefinisanim vremenskim intervalima – asinhrono. Pretvaranje podataka iz serijskog u paralelni tok i obrnuto se obavlja u registrima.

Prvi bit koji se šalje je START bit i ima ulogu da obavesti perifernu jedinicu da nailazi znak. Posle START bita šalju se bitovi podataka i na kraju su bitovi za kontrolu parnosti i STOP bitovi.

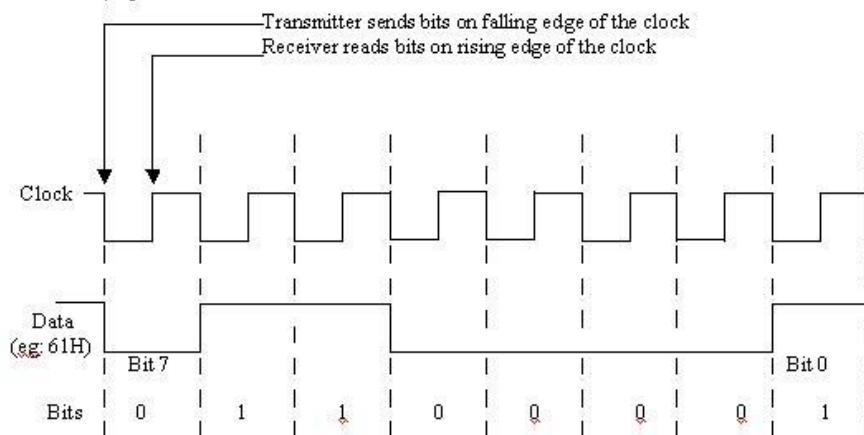


EXAMPLE: Letter 'M' = ASCII \$4D = 1001101<sub>2</sub> (even parity)

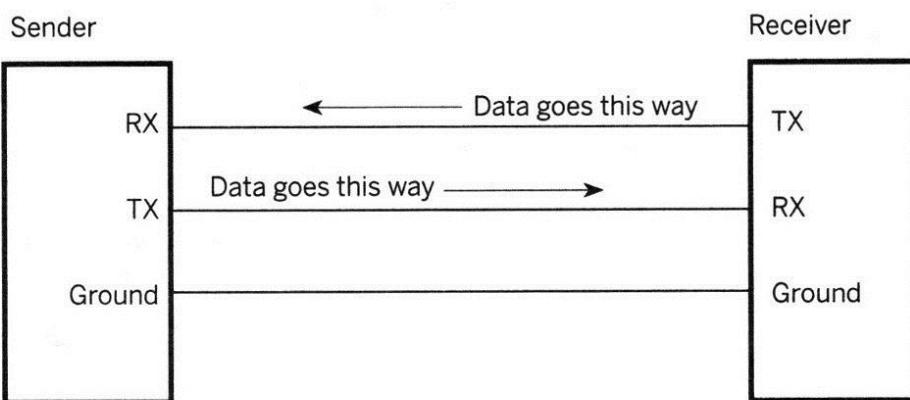


Sinhroni serijski interfejs omogućava prenos podataka u blokovima, vrlo često bez START i STOP bitova.

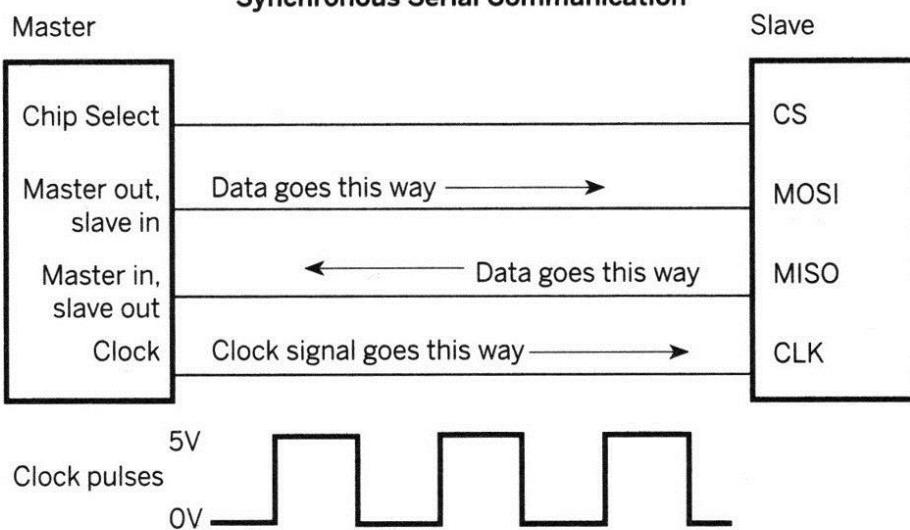
#### 1) Synchronous Transmission :-



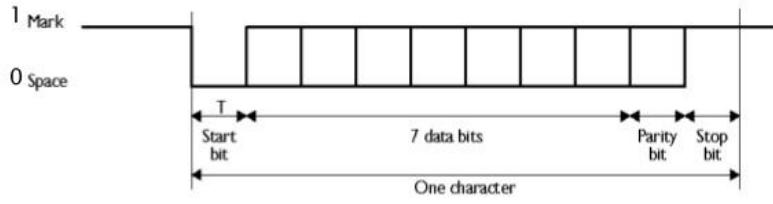
#### Asynchronous Serial Communication



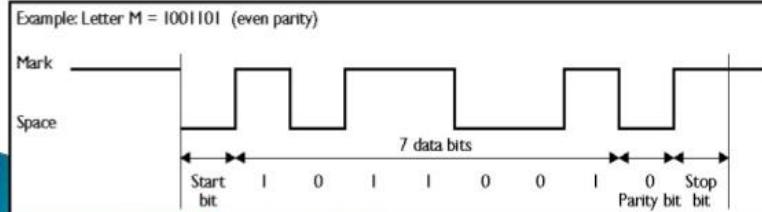
#### Synchronous Serial Communication



## Asynchronous serial transmission



Serial transmission is **little endian** (least significant bit first)



7-  
29

Blokovi su grupe uzastopnih podataka koje se pri prenosu predstavljaju kao celina. Početak i kraj svakog bloka se definiše upravljačkim znacima. Ovako formiran blok se naziva ram ili okvir. Oni mogu imati različite formate pa se usklađuju određenim pravilima koji se nazivaju protokoli.

Protokol predstavlja unapred definisan postupak na osnovu koga se vrši razmena podataka. Pri ovakovom načinu prenosa predajna i prijemna strana moraju raditi sinhrono, a sinhronizacija se ostvaruje preko posebne linije za sinhronizaciju.

Ako je zbog rastojanja nemoguće postojanje posebne linije za sinhronizaciju, tada se duž linije šalje nekoliko SYNC znakova. Time se ostvaruje unutrašnja sinhronizacija, jer sada rad zavisi od dočeka SYNC znaka.

Prenos se obavlja preko modema (modulator/demodulator) koji regeneriše taktne impulse iz povorke pristiglih SYNC znakova i prenosi ih u interfejs prijemnog uređaja.

Pošto je broj bitova SYNC bitova znatno manji od broja bitova u samom bloku podatka, sinhroni prenos je mnogo puta brži od asinhronog.



## Standardni serijski interfejs RS-232

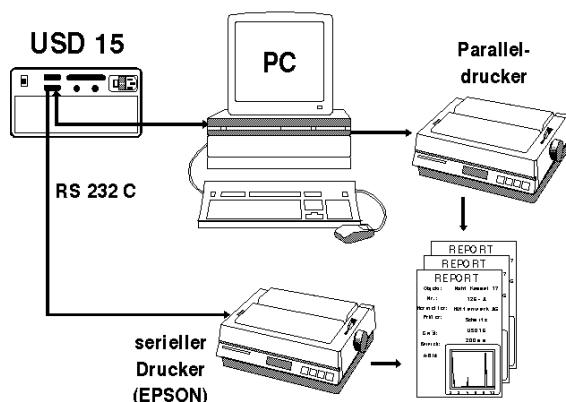
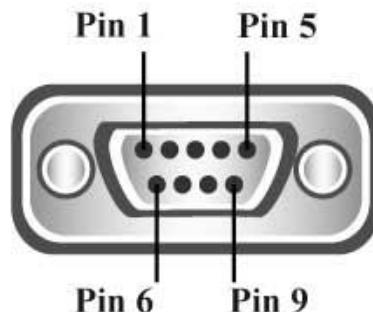
### RS-232 INTERFACE

SIGNAL PIN DESIGNATION NUMBER	PIN SIGNAL NUMBER DESIGNATION
Secondary Transmitted Data 14	1 Protective Ground
DCE Transmitter Signal Element Timing 15	2 Transmitted Data
Secondary Received Data 16	3 Received Data
Receiver Signal Element Timing 17	4 Request to Send
18	5 Clear to Send
Secondary Request to Send 19	6 Data Set Ready
Data Terminal Ready 20	7 Signal Ground/Common Return
Signal Quality Detector 21	8 Received Line Signal Detector
Ring Indicator 22	9 + Voltage
Data Signal Rate Selector 23	10 – Voltage
DTE Transmitter Signal Element Timing 24	11
25	12 Secondary Received Line Signal Indicator
	13 Secondary Clear to Send

# RS232

<b>Pin 1</b>	DCD
<b>Pin 2</b>	RXD
<b>Pin 3</b>	TXD
<b>Pin 4</b>	DTR
<b>Pin 5</b>	GND
<b>Pin 6</b>	DSR
<b>Pin 7</b>	RTS
<b>Pin 8</b>	CTS
<b>Pin 9</b>	RI

### RS232 Pinout (9 Pin Male)



Ovaj interfejs je međunarodni standard u serijskoj komunikaciji. Podržan je serijskim asinhronim komunikacijskim kontrolerom 8250, a sa perifernim uređajima i modemom se povezuje preko standardnog RS-232C konektora sa 25 ili 9 pinova.

